

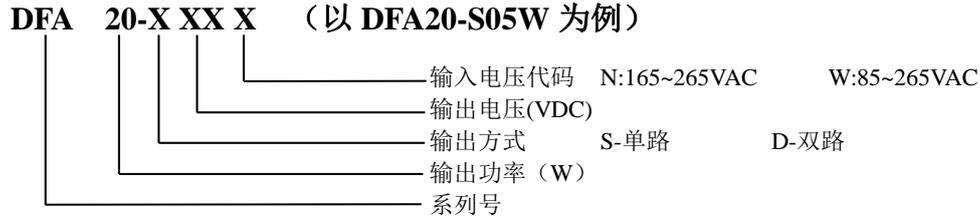
特点:

- 宽输入电压范围
- 单、双、叁路输出
- 高效率、高密度
- 超薄、小型化设计
- 可直接安装到 PCB 板上
- 自由空气冷却，典型效率：80%

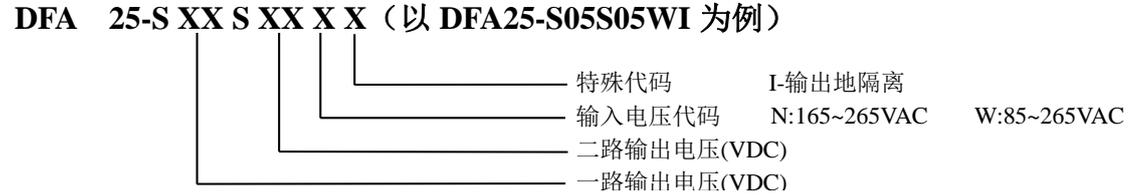


命名说明:

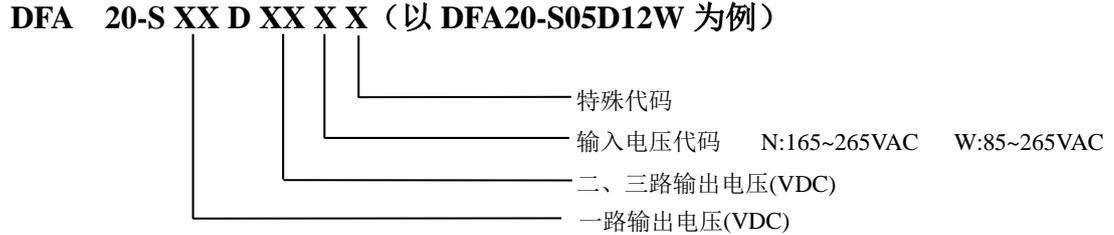
单、双路



双路隔离型



叁路



典型电特性:

输出电压精度	Vo1	±1.0%	温漂系数	0.1%/°C	
	Vo2、Vo3	±3.0%	启动延迟时间 (典型值)	1s	
输入电压频率范围	47~440Hz		绝缘电阻	500MΩ	
源效应	Vo1	±0.5%	隔离电压	输入对输出	2500VAC/1MIN
(标称负载, 全电压输入范围)	Vo2、Vo3	±1.5%		输入对壳 (FG)	2000VAC/1MIN
负载效应	Vo1	±0.5%		输出对壳 (FG)	500VAC/1MIN
(标称负载, 全电压输入范围)	Vo2、Vo3	±3.0%	平均无故障间隔时间 (MTBF)	2x10 ⁵ h	
满载工作温度 (壳温) 范围	25°C~+95°C		相对湿度	30%~90%	
存储温度范围	-45°C~+105°C		壳体材质	涂黑金属	
			过热、过流保护		
			输出短路保护	长期自恢复	

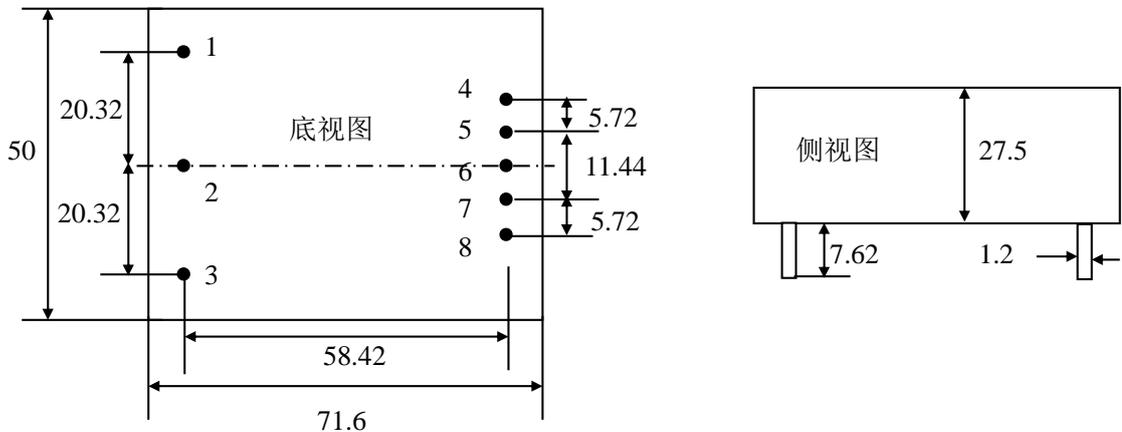
技术参数:

型号	输入电压范围 (VAC)	输出电压 (VDC)	输出电流 (A)	纹波噪声 (mVp-p)
DFA20-S05N (W)	85-265,165-265	5.0	4.0	50
DFA20-S12N (W)		12.0	1.67	100
DFA20-S15N (W)		15.0	1.33	100
DFA20-S24N (W)		24.0	0.83	100
DFA20-D05N (W)		5.0/-5.0	2.0/2.0	50/50

型号	输入电压范围 (VAC)	输出电压 (VDC)	输出电流 (A)	纹波噪声 (mVp-p)
DFA20-D12N (W)	85-265,165-265	12.0/-12.0	0.83/0.83	100/100
DFA20-D15N (W)		15.0/-15.0	0.67/0.67	100/100
DFA20-S05S05N (W) I		5.0/5.0	4.0/0.1	50/50
DFA20-S05S12N (W) I		5.0/12.0	3.6/0.1	50/100
DFA20-S05S15N (W) I		5.0/15.0	3.6/0.1	50/100
DFA20-S05S24N (W) I		5.0/24.0	3.2/0.1	50/100
DFA20-S05D12N(W)		5.0/12.0/-12.0	3.5/0.1/0.1	50/100/100
DFA20-S05D15N(W)		5.0/15.0/-15.0	3.4/0.1/0.1	50/100/100
DFA20-S05D24N(W)		5.0/24.0/-24.0	3.0/0.1/0.1	50/100/100
DFA25-S05N (W)		85-265,165-265	5.0	5.0
DFA25-S12N (W)	12.0		2.08	100
DFA25-S15N (W)	15.0		1.67	100
DFA25-S24N (W)	24.0		1.04	100
DFA25-D05N (W)	5.0/-5.0		2.5/2.5	50/50
DFA25-D12N (W)	12.0/-12.0		1.04/1.04	100/100
DFA25-D15N (W)	15.0/-15.0		0.83/0.83	100/100
DFA25-S05S05N (W) I	5.0/5.0		5.0/0.1	50/50
DFA25-S05S12N (W) I	5.0/12.0		4.6/0.1	50/100
DFA25-S05S15N (W) I	5.0/15.0		4.6/0.1	50/100
DFA25-S05S24N (W) I	5.0/24.0		4.2/0.1	50/100
DFA25-S05D12N(W)	5.0/12.0/-12.0		4.5/0.1/0.1	50/100/100
DFA25-S05D15N(W)	5.0/15.0/-15.0		4.4/0.1/0.1	50/100/100
DFA25-S05D24N(W)	5.0/24.0/-24.0		4.0/0.1/0.1	50/100/100

备注：表中所列为常规品种，可为用户定制特殊品种。

外形尺寸及管脚底视图(示意图, 单位:mm, 模块尺寸: 71.6 mm×50 mm×27.5 mm) :



管脚定义:

编号	单路	双路	双路隔离	叁路
1	L	L	L	L
2	N	N	N	N
3	FG	FG	FG	FG
4	Vo1+	Vo1+	Vo2+	Vo2+
5			GND2	COM
6		COM		Vo3-
7			Vo1+	Vo1+
8	GND	Vo2-	GND1	GND